

全ボードのソフトウェア、添付品一覧(PE部佐々木)

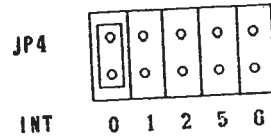
A	B		C		D		E		F		G		H		I		J		K		L		M		N	O	P	Q	R	S	T	U						
	マニユアルの配送	M	B	I	M	B	I	M	B	I	M	B	I	M	B	I	M	B	I	SLIM/TCP install.exe	ハードマニユ	日ネツ	調査依	××で									前に	PCTソ	その他	ユーザ	登録カ	リFD
1																																						
2																																						
3																																						
4	SIU-98																																					
5	SIU-98-D																																					
6	SIU-98-DT																																					
7	SIC-98																																					
8	SIC-98-E																																					
9	SIC-98-ET																																					
10	SIC-98NOTE-E																																					
11	SIC-98NOTE-T																																					
12	SIC-386NOTE-B-E																																					
13	SIC-386L-T																																					
14																																						
15	SIU-AT-D																																					
16	SIU-AT-DT																																					
17	SIC-AT-B (旧,注)																																					
18	SIC-AT-B (新)																																					
19	SIC-AT-ET																																					
20	SIC-3100-E																																					
21	SIC-3100-ET																																					
22	SIC-Dyna-E																																					
23	SIC-Dyna-ET																																					
24	SIC-MAXY-E																																					
25																																						
26	SIC-FMR-E (旧)																																					
27	SIC-FMR-E (新)																																					
28	SIC-FMR-ET																																					
29																																						
30																																						
31	調査日:																																					
32	(1) 1992年5月中旬																																					
33	(2) 1992年5月29日 (変更通称書の内容を反映した)																																					
34																																						
35																																						

31																																						
32																																						
33																																						
34																																						
35																																						

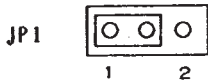
全ボードのソフトウェア、添付品一覧(PE部佐々木)

	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O	P	Q	R	S	T	U
36																					
37	注記:																				
38	(1)	"1"	は共通マニュアル、共通メニューを意味する。																		
39	(2)	"2"	はメニューの中にこのボードがないことを意味する。																		
40	(3)	ブランク	" " は未調査を意味する。																		
41	(4)	"O"	は調査日現在添付されていることを意味する。																		
42	(5)	SIC-AT-E (IB)	は install ease のメニューのなかでは SIC-AT (short) と書く名前が使用されている。																		
43	(6)	現在、SIU-XX-DDT	には InterDrive はバンドルされていない (PC/ATC 基本セットのみ)。																		
44																					
45	O1	PC9801NOTE	へインストールする方への補足。設定を INTS に変更する指示																		
46	O2	SIC-386NOTE-E	出荷時の設定変更について																		
47	X3	install ease	に SIC-98NOTE-T のメニューがないことの README を付けること → 大したサポート量ではないので付けない																		
48	O4	SIC-AT と QEMM	"メモリー不足でお困りの方に"																		
49	O5	DynaBook の 1FDD	タイプへインストールする方への補足																		
50	O6	最初にこの文書をお読み下さい。	ハードウェアマニュアルと工場出荷時設定が違ふことの注意 (MAXY 版)																		
51	O7	最初にこの文書をお読み下さい。	ハードウェアマニュアルと工場出荷時設定が違ふことの注意 (SIU-AT-DDT 版)																		
52	O8	最初にこの文書をお読み下さい。	ハードウェアマニュアルと工場出荷時設定が違ふことの注意 (SIC-AT-E 版)																		
53	O9	最初にこの文書をお読み下さい。	インストール時の注意																		
54	O10	最初にこの文書をお読み下さい。	ハードウェアマニュアルと工場出荷時設定が違ふことの注意 (SIC-Dyna-E 版)																		
55																					

SIC-98/SIU-98

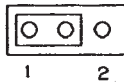


1/07フリス(JP1)



(0000~2000) (0100~2100)
出荷時設定

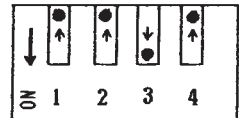
JP2及びJP3



(ノーマルモード) (ハイソリューションモード)

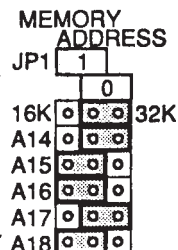
メモリアドレスの設定

S 1



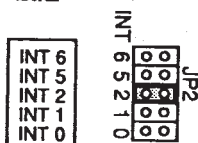
メモリアドレス	S 1 の設定			
	1	2	3	4
08000h~087FFFh	ON	ON	ON	ON
08800h~08FFFFh	OFF	ON	ON	ON
09000h~097FFFh	ON	OFF	ON	ON
09800h~09FFFFh	OFF	OFF	ON	ON
0A000h~0A7FFFh	ON	ON	OFF	ON
0A800h~0AFFFFh	OFF	ON	OFF	ON
0B000h~0B7FFFh	ON	OFF	OFF	ON
0B800h~0BFFFFh	OFF	OFF	OFF	ON
0C000h~0C7FFFh	ON	ON	ON	OFF
0C800h~0CFFFFh	OFF	ON	ON	OFF
0D000h~0D7FFFh	ON	OFF	ON	OFF
0D800h~0DFFFFh	OFF	OFF	ON	OFF
0E000h~0E7FFFh	ON	ON	OFF	OFF
0E800h~0EFFFFh	OFF	ON	OFF	OFF
0F000h~0F7FFFh	ON	OFF	OFF	OFF
0F800h~0FFFFFh	OFF	OFF	OFF	OFF

SIU-98-D/DT SIC-98-E/ET



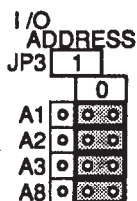
メモリーアドレスの設定

② インタラプト (-i) の設定



(int 2)

I/O アドレスの設定



I/O アドレス	A8	A3	A2	A1
(1) 00D0h~20D0h	0	0	0	0
(2) 01D0h~21D0h	1	0	0	0
(3) 00D2h~20D2h	0	0	0	1
(4) 01D2h~21D2h	1	0	0	1
(5) 00D4h~20D4h	0	0	1	0
(6) 01D4h~21D4h	1	0	1	0
(7) 00D6h~20D6h	0	0	1	1
(8) 01D6h~21D6h	1	0	1	1
(9) 00D8h~20D8h	0	1	0	0
(10) 01D8h~21D8h	1	1	0	0
(11) 00DAh~20DAh	0	1	0	1
(12) 01DAh~21DAh	1	1	0	1
(13) 00DCh~20DCh	0	1	1	0
(14) 01DCh~21DCh	1	1	1	0
(15) 00DEh~20DEh	0	1	1	1
(16) 01DEh~21DEh	1	1	1	1

メモリーアドレス	A18	A17	A16	A15	A14	32K/16K
(1) 080000h~083FFFh	0	0	0	0	0	1
(2) 084000h~087FFFh	0	0	0	0	1	1
(3) 088000h~08BFFFh	0	0	0	1	0	1
(4) 08C000h~08FFFFh	0	0	0	1	1	1
(5) 090000h~093FFFh	0	0	1	0	0	1
(6) 094000h~097FFFh	0	0	1	0	1	1
(7) 098000h~09BFFFh	0	0	1	1	0	1
(8) 09C000h~09FFFFh	0	0	1	1	1	1
(9) 0A0000h~0A3FFFh	0	1	0	0	0	1
(10) 0A4000h~0A7FFFh	0	1	0	0	1	1
(11) 0A8000h~0ABFFFh	0	1	0	1	0	1
(12) 0AC000h~0AFFFFh	0	1	0	1	1	1
(13) 0B0000h~0B3FFFh	0	1	1	0	0	1
(14) 0B4000h~0B7FFFh	0	1	1	0	1	1
(15) 0B8000h~0BBFFFh	0	1	1	1	0	1
(16) 0B8C000h~0BFFFFh	0	1	1	1	1	1
(17) 0C0000h~0C3FFFh	1	0	0	0	0	1
(18) 0C4000h~0C7FFFh	1	0	0	0	1	1
(19) 0C8000h~0CBFFFh	1	0	0	1	0	1
(20) 0CC000h~0CFFFFh	1	0	0	1	1	1
(21) 0D0000h~0D3FFFh	1	0	1	0	0	1
(22) 0D4000h~0D7FFFh	1	0	1	0	1	1
(23) 0D8000h~0DBFFFh	1	0	1	1	0	1
(24) 0DC000h~0DFFFFh	1	0	1	1	1	1
(25) 0E0000h~0E3FFFh	1	1	0	0	0	1
(26) 0E4000h~0E7FFFh	1	1	0	0	1	1
(27) 0E8000h~0EBFFFh	1	1	0	1	0	1
(28) 0EC000h~0EFFFFh	1	1	0	1	1	1
(29) 0F0000h~0F3FFFh	1	1	1	0	0	1
(30) 0F4000h~0F7FFFh	1	1	1	0	1	1
(31) 0F8000h~0FBFFFh	1	1	1	1	0	1
(32) 0FC000h~0FFFFFh	1	1	1	1	1	1

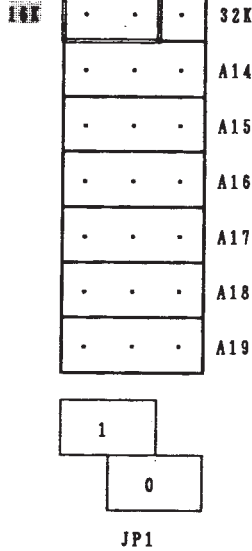
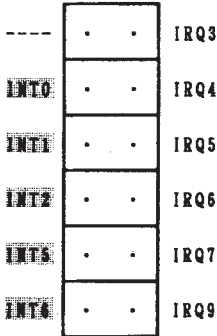
SIC-98NOTE-E

SIC-386NOTE-E

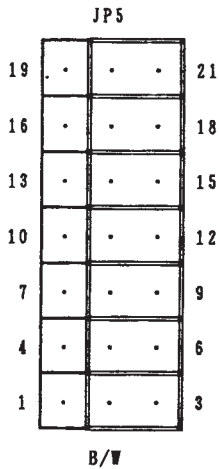
メモリアドレス (JP1) の設定

インターラプト (JP2) の設定

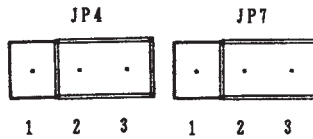
08モード / ATモード



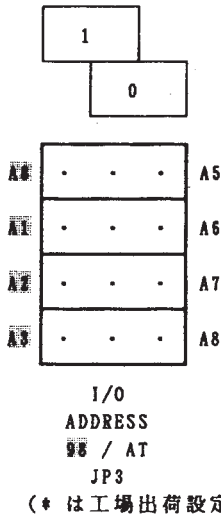
ジャンプ JP5 の設定 (固定)



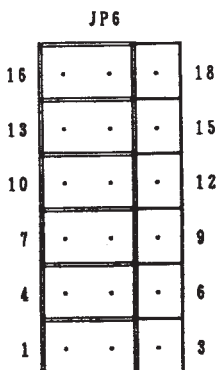
ジャンプ JP7/JP4 の設定 (固定)



I/O アドレス (JP3)



ジャンプ JP6 の設定 (固定)



ジャンプ「JP1」の設定

メモリアドレス	A19	A18	A17	A16	A15	A14
080000h~083FFFh	1	0	0	0	0	0
084000h~087FFFh	1	0	0	0	0	1
088000h~08BFFFh	1	0	0	0	1	0
08C000h~08FFFFh	1	0	0	0	1	1
090000h~093FFFh	1	0	0	1	0	0
094000h~097FFFh	1	0	0	1	0	1
098000h~09BFFFh	1	0	0	1	1	0
09C000h~09FFFFh	1	0	0	1	1	1
0A0000h~0A3FFFh	1	0	1	0	0	0
0A4000h~0A7FFFh	1	0	1	0	0	1
0A8000h~0ABFFFh	1	0	1	0	1	0
0AC000h~0AFFFFh	1	0	1	0	1	1
0B0000h~0B3FFFh	1	0	1	1	0	0
0B4000h~0B7FFFh	1	0	1	1	0	1
0B8000h~0BBFFFh	1	0	1	1	1	0
0BC000h~0BFFFFh	1	0	1	1	1	1
0C0000h~0C3FFFh	1	1	0	0	0	0
0C4000h~0C7FFFh	1	1	0	0	0	1
0C8000h~0CBFFFh	1	1	0	0	1	0
0CC000h~0CFFFFh	1	1	0	0	1	1
0D0000h~0D3FFFh	1	1	0	1	0	0
0D4000h~0D7FFFh	1	1	0	1	0	1
0D8000h~0DBFFFh	1	1	0	1	1	0
0DC000h~0DFFFFh	1	1	0	1	1	1
0E0000h~0E3FFFh	1	1	1	0	0	0
0E4000h~0E7FFFh	1	1	1	0	0	1
0E8000h~0EBFFFh	1	1	1	0	1	0
0EC000h~0EFFFFh	1	1	1	0	1	1
0F0000h~0F3FFFh	1	1	1	1	0	0
0F4000h~0F7FFFh	1	1	1	1	0	1
0F8000h~0FBFFFh	1	1	1	1	1	0
0FC000h~0FFFFFh	1	1	1	1	1	1

アドレス	A3	A2	A1	A8
00D0h~20D0h *	0	0	0	0
01D0h~21D0h	0	0	0	1
00D2h~20D2h	0	0	1	0
01D2h~21D2h	0	0	1	1
00D4h~20D4h	0	1	0	0
01D4h~21D4h	0	1	0	1
00D6h~20D6h	0	1	1	0
01D6h~21D6h	0	1	1	1
00D8h~20D8h	1	0	0	0
01D8h~21D8h	1	0	0	1
00DAh~20DAh	1	0	1	0
01DAh~21DAh	1	0	1	1
00DCh~20DCh	1	1	0	0
01DCh~21DCh	1	1	0	1
00DEh~20DEh	1	1	1	0
01DEh~21DEh	1	1	1	1

SIC-98NOTE-T

Rev. A, AB

表2.2.2 インタラプトの設定 (② -i:)

インタラプト	ディップスイッチ SW-2 の番号		
	1	2	3
(1) INT 0	ON	OFF	OFF
(2) INT 1	ON	ON	OFF
(3) INT 5	OFF	OFF	ON

(注) 網かけ は、工場出荷時設定を示す。
これ以外の組み合わせは使用しないで下さい。

Rev. B以降

表2.2.2 インタラプトの設定 (② -i:)

インタラプト	ディップスイッチ SW-2 の番号	
	1	2
(1) INT 0	ON	OFF
(2) INT 5	OFF	ON

(注) 網かけ は、工場出荷時設定を示す。
これ以外の組み合わせは使用しないで下さい。

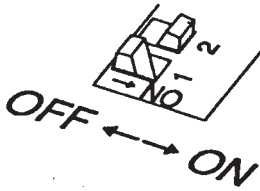


図2.2.2 ディップスイッチのオン、オフ

表2.2.1-a 32K バイトバンクのときのメモリーアドレスの設定(① -m:)

メモリーアドレス	ディップスイッチ SW-1 の番号			
	1	2	3	4(サイズ)
(1) 0C0000h~0C7FFFh	ON	ON	X	ON
(2) 0C8000h~0CF7FFh	ON	OFF	X	ON
(3) 0D0000h~0D7FFFh	OFF	ON	X	ON
(4) 0D8000h~0DFFFFh	OFF	OFF	X	ON

(注) 網かけ は、工場出荷時設定を示す。
"X" は、"ON"、"OFF" どちらでも良いことを示す。

表2.2.1-b 16K バイトバンクのときのメモリーアドレスの設定(① -m:)

メモリーアドレス	ディップスイッチ SW-1 の番号			
	1	2	3	4(サイズ)
(1) 0C0000h~0C3FFFh	ON	ON	ON	OFF
(2) 0C4000h~0C7FFFh	ON	ON	OFF	OFF
(3) 0C8000h~0CBFFFh	ON	OFF	ON	OFF
(4) 0CC000h~0CF7FFh	ON	OFF	OFF	OFF
(5) 0D0000h~0D3FFFh	OFF	ON	ON	OFF
(6) 0D4000h~0D7FFFh	OFF	ON	OFF	OFF
(7) 0D8000h~0DBFFFh	OFF	OFF	ON	OFF
(8) 0DC000h~0DFFFFh	OFF	OFF	OFF	OFF

表2.2.3 CPU タイプの設定 (③)

CPU タイプ	ディップスイッチ SW-2 の番号 3
(1) 80386(SX)	ON
(2) V30	OFF

(注) 網かけ は、工場出荷時設定を示す。

注) Rev. A, AB にはCPUタイプの設定がありません。

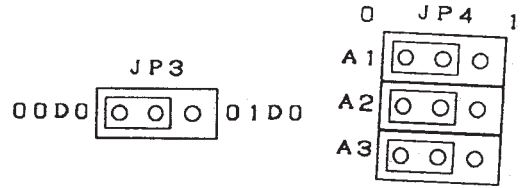
表2.2.4 I/Oアドレスの設定 (④ -b:)

I/O アドレス	ディップスイッチ SW-2 の番号 4
(1) 00D0h~20D0h	ON
(2) 01D0h~21D0h	OFF

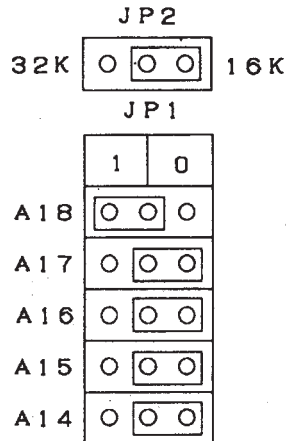
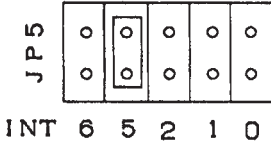
(注) 網かけ は、工場出荷時設定を示す。

SIC-386L-T

I/Oアドレスの設定



インターラプトの設定



メモリーアドレスの設定

I/O アドレス	ジャンパ JP3, JP4 の設定			
	JP4			JP3
	A3	A2	A1	
00D0h ~ 20D0h	0	0	0	00D0
01D0h ~ 21D0h	0	0	0	01D0
00D2h ~ 20D2h	0	0	1	00D0
01D2h ~ 21D2h	0	0	1	01D0
00D4h ~ 20D4h	0	1	0	00D0
01D4h ~ 21D4h	0	1	0	01D0
00D6h ~ 20D6h	0	1	1	00D0
01D6h ~ 21D6h	0	1	1	01D0
00D8h ~ 20D8h	1	0	0	00D0
01D8h ~ 21D8h	1	0	0	01D0
00DAh ~ 20DAh	1	0	1	00D0
01DAh ~ 21DAh	1	0	1	01D0
00DCh ~ 20DCh	1	1	0	00D0
01DCh ~ 21DCh	1	1	0	01D0
00DEh ~ 20DEh	1	1	1	00D0
01DEh ~ 21DEh	1	1	1	01D0

メモリーアドレス	JP1 の設定				
	18	17	16	15	14
080000h ~ 083FFFh	0	0	0	0	0
084000h ~ 087FFFh	0	0	0	0	1
088000h ~ 08BFFFh	0	0	0	1	0
08C000h ~ 08FFFFh	0	0	1	0	0
090000h ~ 093FFFh	0	0	1	0	1
094000h ~ 097FFFh	0	0	1	1	0
098000h ~ 09BFFFh	0	0	1	1	1
09C000h ~ 09FFFFh	0	1	0	0	0
0A0000h ~ 0A3FFFh	0	1	0	0	1
0A4000h ~ 0A7FFFh	0	1	0	1	0
0A8000h ~ 0ABFFFh	0	1	0	1	1
0AC000h ~ 0AFFFFh	0	1	1	0	0
0B0000h ~ 0B3FFFh	0	1	1	0	1
0B4000h ~ 0B7FFFh	0	1	1	1	0
0B8000h ~ 0BBFFFh	0	1	1	1	1
0C0000h ~ 0C3FFFh	1	0	0	0	0

メモリーアドレス	JP1 の設定				
	18	17	16	15	14
0C4000h ~ 0C7FFFh	1	0	0	0	1
0C8000h ~ 0CBFFFh	1	0	0	1	0
0CC000h ~ 0CFFFFh	1	0	0	1	1
0D0000h ~ 0D3FFFh	1	0	1	0	0
0D4000h ~ 0D7FFFh	1	0	1	0	1
0D8000h ~ 0DBFFFh	1	0	1	1	0
0DC000h ~ 0DFFFFh	1	0	1	1	1
0E0000h ~ 0E3FFFh	1	1	0	0	0
0E4000h ~ 0E7FFFh	1	1	0	0	1
0E8000h ~ 0EBFFFh	1	1	0	1	0
0EC000h ~ 0EFFFFh	1	1	0	1	1
0F0000h ~ 0F3FFFh	1	1	1	0	0
0F4000h ~ 0F7FFFh	1	1	1	0	1
0F8000h ~ 0FBFFFh	1	1	1	1	0
0FC000h ~ 0FFFFFh	1	1	1	1	1

SIC-AT-E/ET

SIC-3100-E/ET

SIC-Dyna-E/ET

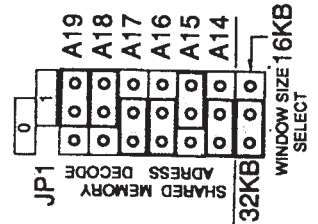
SIC-MAXY-E/ET

SIC-PS55NOTE-E

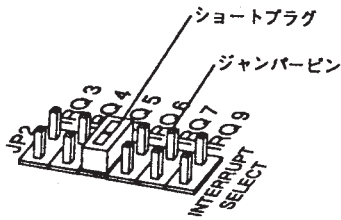


- 1 : メモリーウェイトを入れない (工場出荷時設定)。
- 0 : メモリーウェイトを1ウェイト入れる。

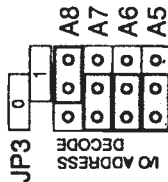
メモリーアドレスの設定



インタラプトのジャンパーピン



I/O アドレスの設定



メモリーアドレス	A19	A18	A17	A16	A15	A14	16K/32K
(1) 080000h~083FFFh	1	0	0	0	0	0	1
(2) 084000h~087FFFh	1	0	0	0	0	1	1
(3) 088000h~08BFFFh	1	0	0	0	1	0	1
(4) 08C000h~08FFFFh	1	0	0	0	1	1	1
(5) 090000h~093FFFh	1	0	0	1	0	0	1
(6) 094000h~097FFFh	1	0	0	1	0	1	1
(7) 098000h~09BFFFh	1	0	0	1	1	0	1
(8) 09C000h~09FFFFh	1	0	0	1	1	1	1
(9) 0A0000h~0A3FFFh	1	0	1	0	0	0	1
(10) 0A4000h~0A7FFFh	1	0	1	0	0	1	1
(11) 0A8000h~0ABFFFh	1	0	1	0	1	0	1
(12) 0AC000h~0AFFFFh	1	0	1	0	1	1	1
(13) 0B0000h~0B3FFFh	1	0	1	1	0	0	1
(14) 0B4000h~0B7FFFh	1	0	1	1	0	1	1
(15) 0B8000h~0BBFFFh	1	0	1	1	1	0	1
(16) 0BC000h~0BFFFFh	1	0	1	1	1	1	1
(17) 0C0000h~0C3FFFh	1	1	0	0	0	0	1
(18) 0C4000h~0C7FFFh	1	1	0	0	0	1	1
(19) 0C8000h~0CBFFFh	1	1	0	0	1	0	1
(20) 0CC000h~0CFFFFh	1	1	0	0	1	1	1
(21) 0D0000h~0D3FFFh	1	1	0	1	0	0	1
(22) 0D4000h~0D7FFFh	1	1	0	1	0	1	1
(23) 0D8000h~0DBFFFh	1	1	0	1	1	0	1
(24) 0DC000h~0DFFFFh	1	1	0	1	1	1	1
(25) 0E0000h~0E3FFFh	1	1	1	0	0	0	1
(26) 0E4000h~0E7FFFh	1	1	1	0	0	1	1
(27) 0E8000h~0EBFFFh	1	1	1	0	1	0	1
(28) 0EC000h~0EFFFFh	1	1	1	0	1	1	1
(29) 0F0000h~0F3FFFh	1	1	1	1	0	0	1
(30) 0F4000h~0F7FFFh	1	1	1	1	0	1	1
(31) 0F8000h~0FBFFFh	1	1	1	1	1	0	1
(32) 0FC000h~0FFFFh	1	1	1	1	1	1	18

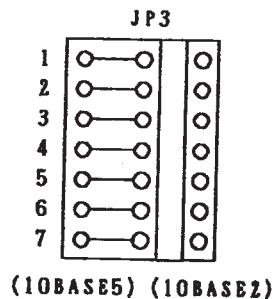
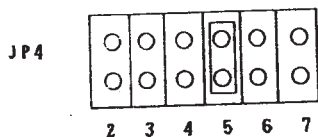
I/O アドレス	A8	A7	A6	A5
(1) 200h~210h	0	0	0	0
(2) 220h~230h	0	0	0	1
(3) 240h~250h	0	0	1	0
(4) 260h~270h	0	0	1	1
(5) 280h~290h	0	1	0	0
(6) 2A0h~2B0h	0	1	0	1
(7) 2C0h~2D0h	0	1	1	0
(8) 2E0h~2F0h	0	1	1	1
(9) 300h~310h	1	0	0	0
(10) 320h~330h	1	0	0	1
(11) 340h~350h	1	0	1	0
(12) 360h~370h	1	0	1	1
(13) 380h~390h	1	1	0	0
(14) 3A0h~3B0h	1	1	0	1
(15) 3C0h~3D0h	1	1	1	0
(16) 3E0h~3F0h	1	1	1	1

SIC-AT-E(Short Version)

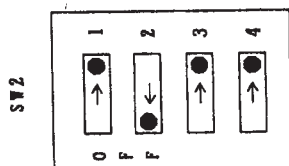
SIC-MAXY-E(Oldtype)

ネットワークの設定

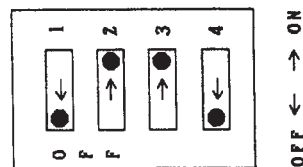
インターラプトの設定



I/Oアドレスの設定



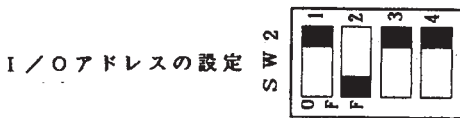
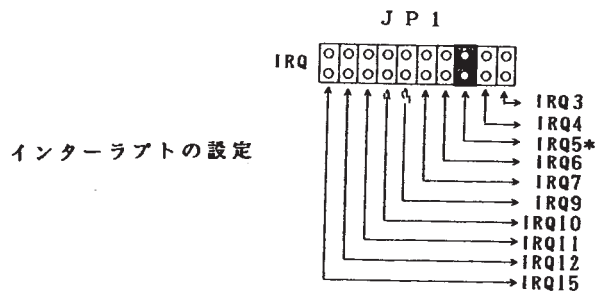
メモリーアドレスの設定



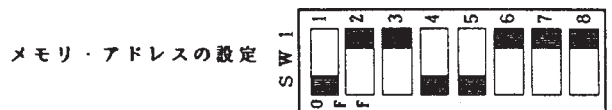
I/Oアドレス	SW 2 の設定			
	1	2	3	4
200h ~ 210h	ON	ON	ON	ON
220h ~ 230h	OFF	ON	ON	ON
240h ~ 250h	ON	OFF	ON	ON
260h ~ 270h	OFF	OFF	ON	ON
280h ~ 290h	ON	ON	OFF	ON
2A0h ~ 2B0h	OFF	ON	OFF	ON
2C0h ~ 2D0h	ON	OFF	OFF	ON
2E0h ~ 2F0h	OFF	OFF	OFF	ON
300h ~ 310h	ON	ON	ON	OFF
320h ~ 330h	OFF	ON	ON	OFF
340h ~ 350h	ON	OFF	ON	OFF
360h ~ 370h	OFF	OFF	ON	OFF
380h ~ 390h	ON	ON	OFF	OFF
3A0h ~ 3B0h	OFF	ON	OFF	OFF
3C0h ~ 3D0h	ON	OFF	OFF	OFF
3E0h ~ 3F0h	OFF	OFF	OFF	OFF

メモリーアドレス	SW 1 の設定			
	1	2	3	4
080000h ~ 087FFFh	ON	ON	ON	ON
088000h ~ 08FFFFh	OFF	ON	ON	ON
090000h ~ 097FFFh	ON	OFF	ON	ON
098000h ~ 09FFFFh	OFF	OFF	ON	ON
0A0000h ~ 0A7FFFh	ON	ON	OFF	ON
0A8000h ~ 0AFFFFh	OFF	ON	OFF	ON
0B0000h ~ 0B7FFFh	ON	OFF	OFF	ON
0B8000h ~ 0BFFFFh	OFF	OFF	OFF	ON
0C0000h ~ 0C7FFFh	ON	ON	ON	OFF
0C8000h ~ 0CFFFFh	OFF	ON	ON	OFF
0D0000h ~ 0D7FFFh	ON	OFF	ON	OFF
0D8000h ~ 0DFFFFh	OFF	OFF	ON	OFF
0E0000h ~ 0E7FFFh	ON	ON	OFF	OFF
0E8000h ~ 0EFFFFh	OFF	ON	OFF	OFF
0F0000h ~ 0F7FFFh	ON	OFF	OFF	OFF
0F8000h ~ 0FFFFFh	OFF	OFF	OFF	OFF

SIU-AT-D/DT



I/O アドレス	S W 2			
	1	2	3	4
200 ~ 21F	on	on	on	on
220 ~ 23F	off	on	on	on
240 ~ 25F	on	off	on	on
260 ~ 27F	off	off	on	on
280 ~ 29F	on	on	off	on
2A0 ~ 2BF	off	on	off	on
2C0 ~ 2DF	on	off	off	on
2E0 ~ 2FF	off	off	off	on
300 ~ 31F	on	on	on	off
320 ~ 33F	off	on	on	off
340 ~ 35F	on	off	on	off
360 ~ 37F	off	off	on	off
380 ~ 39F	on	on	off	off
3A0 ~ 3BF	off	on	off	off
3C0 ~ 3DF	on	off	off	off
3E0 ~ 3FF	off	off	off	off

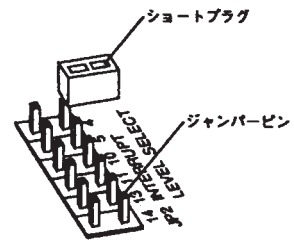


メモリ アドレス	S W 1							
	1	2	3	4	5	6	7	8
080000 ~ 087FFF	on	on	on	on	off	on	on	on
088000 ~ 08FFFF	off	on	on	on	off	on	on	on
090000 ~ 097FFF	on	off	on	on	off	on	on	on
098000 ~ 09FFFF	off	off	on	on	off	on	on	on
0A0000 ~ 0A7FFF	on	on	off	on	off	on	on	on
0A8000 ~ 0AFFFF	off	on	off	on	off	on	on	on
0B0000 ~ 0B7FFF	on	off	off	on	off	on	on	on
0B8000 ~ 0BFFFF	off	off	off	on	off	on	on	on
0C0000 ~ 0C7FFF	on	on	on	off	off	on	on	on
0C8000 ~ 0CFFFF	off	on	on	off	off	on	on	on
0D0000 ~ 0D7FFF	on	off	on	off	off	on	on	on
0D8000 ~ 0DFFFF	off	off	on	off	off	on	on	on
0E0000 ~ 0E7FFF	on	on	off	off	off	on	on	on
0E8000 ~ 0EFFFF	off	on	off	off	off	on	on	on
0F0000 ~ 0F7FFF	on	off	off	off	off	on	on	on
0F8000 ~ 0FFFFF	off	off	off	off	off	on	on	on

SIC-FMR-E/ET

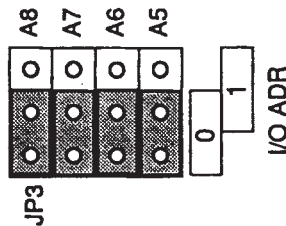
インタラプト(割り込み)の設定

ジャンパーピンに差し込まれているショートプラグを抜き、希望のインタラプトの番号に差し替えて下さい。



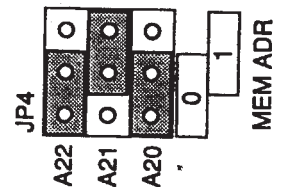
インタラプトのジャンパーピン

I/O アドレスの設定



I/O アドレス	A8	A7	A6	A5
(1) 7010h~7030h	0	0	0	0
(2) 7110h~7130h	0	0	0	1
(3) 7210h~7230h	0	0	1	0
(4) 7310h~7330h	0	0	1	1
(5) 7410h~7430h	0	1	0	0
(6) 7510h~7530h	0	1	0	1
(7) 7610h~7630h	0	1	1	0
(8) 7710h~7730h	0	1	1	1
(9) 7810h~7830h	1	0	0	0
(10) 7910h~7930h	1	0	0	1
(11) 7A10h~7A30h	1	0	1	0
(12) 7B10h~7B30h	1	0	1	1
(13) 7C10h~7C30h	1	1	0	0
(14) 7D10h~7D30h	1	1	0	1
(15) 7E10h~7E30h	1	1	1	0
(16) 7F10h~7F30h	1	1	1	1

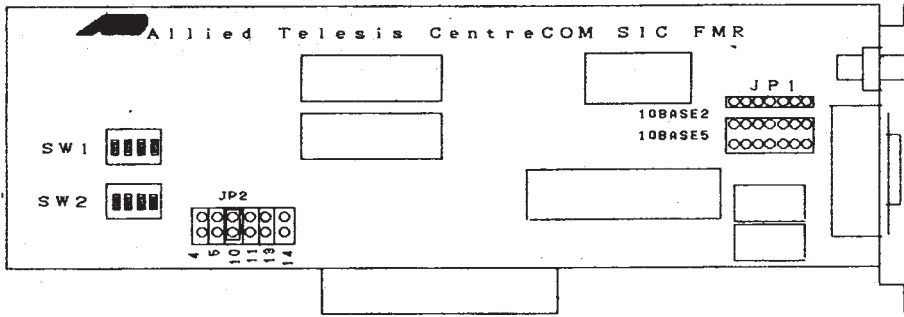
メモリーアドレスの設定



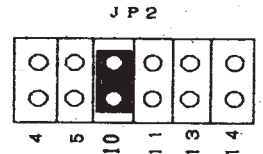
メモリーアドレス	A22	A21	A20
(1) 800000h~8FFFFFFh	0	0	0
(2) 900000h~9FFFFFFh	0	0	1
(3) A00000h~AFFFFFFh	0	1	0
(4) B00000h~BFFFFFFh	0	1	1
(5) C00000h~CFFFFFFh	1	0	0
(6) D00000h~DFFFFFFh	1	0	1
(7) E00000h~EFFFFFFh	1	1	0
(8) F00000h~FFFFFFh	1	1	1

SIC-FMR(SIC-FMR-E Oldtype)

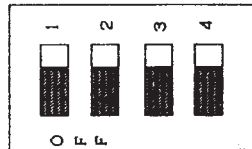
CentreCOM SIC-FMRボード外観図



インターラプトの設定

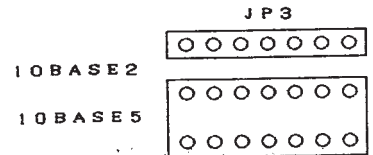


I/Oアドレスの設定

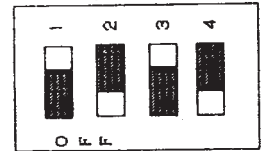


I/Oアドレス	SW2の設定			
	1	2	3	4
7010 - 7030	ON	ON	ON	ON
7110 - 7130	OFF	ON	ON	ON
7210 - 7230	ON	OFF	ON	ON
7310 - 7330	OFF	OFF	ON	ON
7410 - 7430	ON	ON	OFF	ON
7510 - 7530	OFF	ON	OFF	ON
7610 - 7630	ON	OFF	OFF	ON
7710 - 7730	OFF	OFF	OFF	ON
7810 - 7830	ON	ON	ON	OFF
7910 - 7930	OFF	ON	ON	OFF
7A10 - 7A30	ON	OFF	ON	OFF
7B10 - 7B30	OFF	OFF	ON	OFF
7C10 - 7C30	ON	ON	OFF	OFF
7D10 - 7D30	OFF	ON	OFF	OFF
7E10 - 7E30	ON	OFF	OFF	OFF
7F10 - 7F30	OFF	OFF	OFF	OFF

ネットワークタイプの設定



メモリアドレスの設定



メモリアドレス	SW1の設定			
	1	2	3	4
80000 - 8FFFFFF	ON	ON	ON	X
90000 - 9FFFFFF	OFF	ON	ON	X
A0000 - AFFFFFF	ON	OFF	ON	X
B0000 - BFFFFFF	OFF	OFF	ON	X
C0000 - CFFFFFF	ON	ON	OFF	X
D0000 - DFFFFFF	OFF	ON	OFF	X
E0000 - EFFFFFF	ON	OFF	OFF	X
F0000 - FFFFFFF	OFF	OFF	OFF	X